



МИКРОСХЕМА
ДВУХКАНАЛЬНОГО ДВЕНАДЦАТИРАЗЯДНОГО
ЦИФРО-АНАЛОГОВОГО ПРЕОБРАЗОВАТЕЛЯ
С ПОСЛЕДОВАТЕЛЬНЫМ ИНТЕРФЕЙСОМ

1586ПА1У

Краткое описание

Главный конструктор разработки

_____ А.В. Власов

« ____ » _____ 2013 г.

Оглавление

1	Общие положения.....	3
1.1	Описание работы.....	3
1.2	Интерфейс	3
1.3	Технические условия	3
2	Основные параметры.....	4
2.1	Основные электрические параметры	4
2.2	Методы измерения электрических параметров	4
2.3	Таблица назначения выводов	5
2.4	Конструктивное исполнение	5
3	Указания по применению и эксплуатации	6
3.1	Типовая схема включения	6
4	Справочная информация	8
4.1	Условное графическое обозначение.....	8

1 Общие положения

1.1 Описание работы

Микросхема представляет собой двухканальный 12-разрядный цифро-аналоговый преобразователь (ЦАП), реализованный на основе R-2R матрицы. Микросхема предназначена для преобразования входного 12-битного кода, передаваемого через последовательный парафазный интерфейс, в выходной ток. Каналы имеют независимые входы и выходы.

Опорное напряжение ЦАП может иметь любой знак, знак выходного напряжения, полученного по типовой схеме включения, будет противоположным. Для формирования биполярного выходного сигнала может применяться схема, приведенная на рисунке 4.

Типовая схема включения, формирующая результат преобразования в виде напряжения с помощью двух операционных усилителей, показана на рисунке 3.

1.2 Интерфейс

Интерфейс последовательный «SL», типа «точка с точкой».

Описание интерфейса находится на официальном сайте НПО «Физика» по адресу в интернете: <http://www.npofizika.ru/pdf/SL-canal.pdf>

Для микросхемы 1586ПА1У последовательность бит следующая:

1 - стартовый, 2 - младший разряд, 13 - старший разряд, 14 - знак, 15 - четность, 16 - стоп-бит. Пример последовательной посылки «SL» канала для 1586ПА1У приведен на рисунке 1.

Максимальная частота входного сигнала 4 МГц, 16 тактов записываются за 4 мкс. С учетом того, что время установления выходного тока 1 мкс, посылки можно отправлять в ЦАП подряд, без паузы. Таким образом, частота обновления выходного тока составит 250 кГц.

Бит знака воспроизводится на выходах ZNA, ZNB. Данные сигналы можно использовать для построения схемы управляемого инвертора выходного напряжения, что позволит формировать биполярный выходной сигнал.



Рисунок 1. Протокол передачи по последовательному каналу для 1586ПА1У

1.3 Технические условия

ИРВЖ.431269.103ТУ

2 Основные параметры

2.1 Основные электрические параметры

Т а б л и ц а 1 – Электрические параметры микросхем 1586ПА1У при приёмке и поставке

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура окружающей среды, °С
		не менее	не более	
Напряжение смещения нуля, мВ, при $U_{CC} = 5$ В; $U_{REF} = 8,192$ В, по схеме включения с ОУ	U_{IO}	–	1,0	25 ± 10 минус (60 ± 3); 125 ± 5
Опорное напряжение, В	U_{REF}	–15,0	15,0	125 ± 5
Ток утечки высокого уровня на входе, мкА, при $U_{IH} = 5,5$ В; $U_{CC} = 5,5$ В; $U_{IL} = 0,8$ В	I_{ILH}	–	3,0	25 ± 10
			15,0	минус (60 ± 3); 125 ± 5
Ток утечки низкого уровня на входе, мкА, при $U_{IH} = 4,7$ В; $U_{IL} = 0$ В; $U_{CC} = 5,5$ В	I_{ILL}	– 3,0	–	25 ± 10
		–15,0		минус (60 ± 3); 125 ± 5
Ток потребления, мА, при $U_{CC} = 5$ В; $U_{REF} = 8,192$ В	I_{CC}	–	0,2	25 ± 10 минус (60 ± 3); 125 ± 5
Входной ток опорного напряжения, мА, при $U_{REF} = 8,192$ В	I_{REF}	–	0,8	
Частота входного сигнала по SL каналу, МГц	f_{SL}	–	4,0	
Время установления выходного тока, мкс, при $U_{CC} = 5$ В;	t_{SO}	–	1,0	
Погрешность полной шкалы, %, при $U_{CC} = 5$ В, $U_{REF} = 8,192$ В:	δ_{FS}	–0,1	0,1	
Нелинейность, % от полной шкалы, при $U_{CC} = 5$ В; $U_{REF} = 8,192$ В	δ_L	–	0,05	
Дифференциальная нелинейность, % от полной шкалы, при $U_{CC} = 5$ В; $U_{REF} = 8,192$ В	δ_{LD}	–0,05	0,05	
Число разрядов ЦАП	b	12	–	

2.2 Методы измерения электрических параметров

Измерение нелинейности (δ_L) и дифференциальной нелинейности (δ_{LD}) проводят путём построения оптимальной передаточной характеристики методом наименьших квадратов.

2.3 Таблица назначения выводов

Номер вывода	Обозначение вывода	Назначение вывода
1	ZNB	Знаковый выход канала В
2	OUT0B	Выход "0" канала В
3	OUT1B	Выход "1" канала В
4	UREFB	Опорное напряжение канала В
5	RFBB	Вход обратной связи канала В
6	D1B	Вход линии единиц (SL канал) канала В
7	D0B	Вход линии нулей (SL канал) канала В
8	GND	Общий вывод ("земля", 0 В)
9	D1A	Вход линии единиц (SL канал) канала А
10	D0A	Вход линии нулей (SL канал) канала А
11	+5 V	Положительное питание (+5 В)
12	RFBA	Вход обратной связи канала А
13	UREFA	Опорное напряжение канала А
14	OUT1A	Выход "1" канала А
15	OUT0A	Выход "0" канала А
16	ZNA	Знаковый выход канала А

2.4 Конструктивное исполнение

Микросхемы выполнены в корпусе Н04.16-1В.

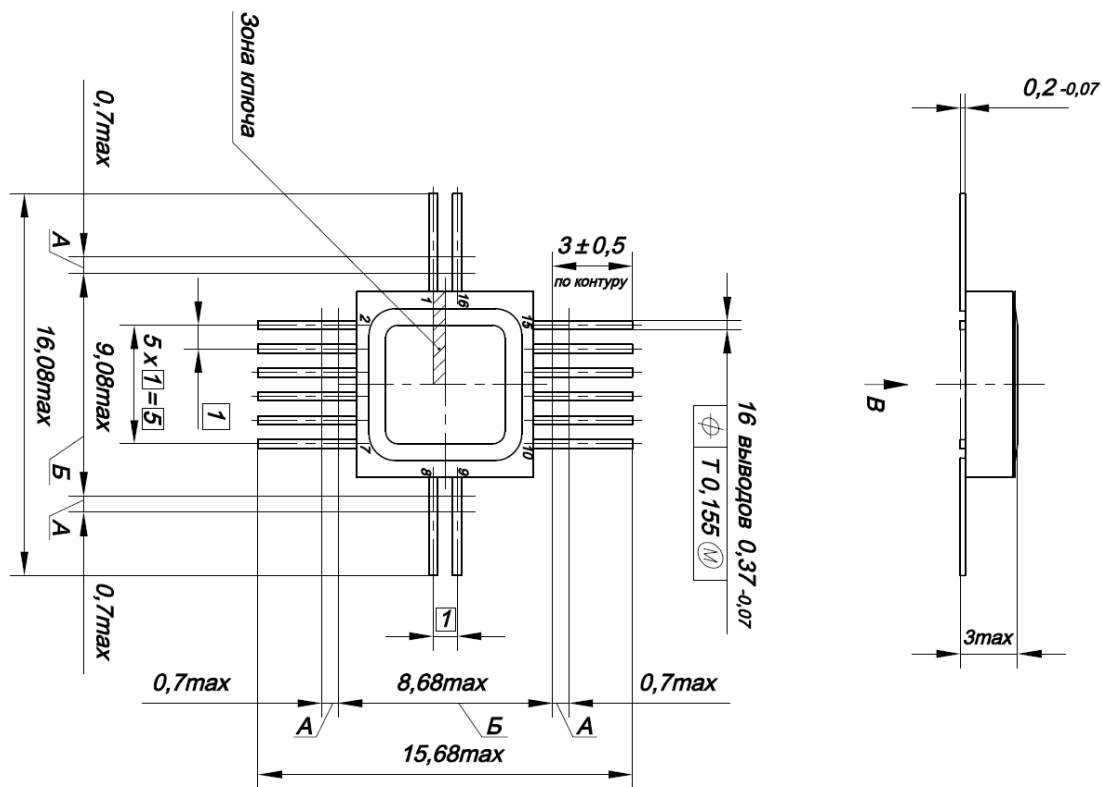
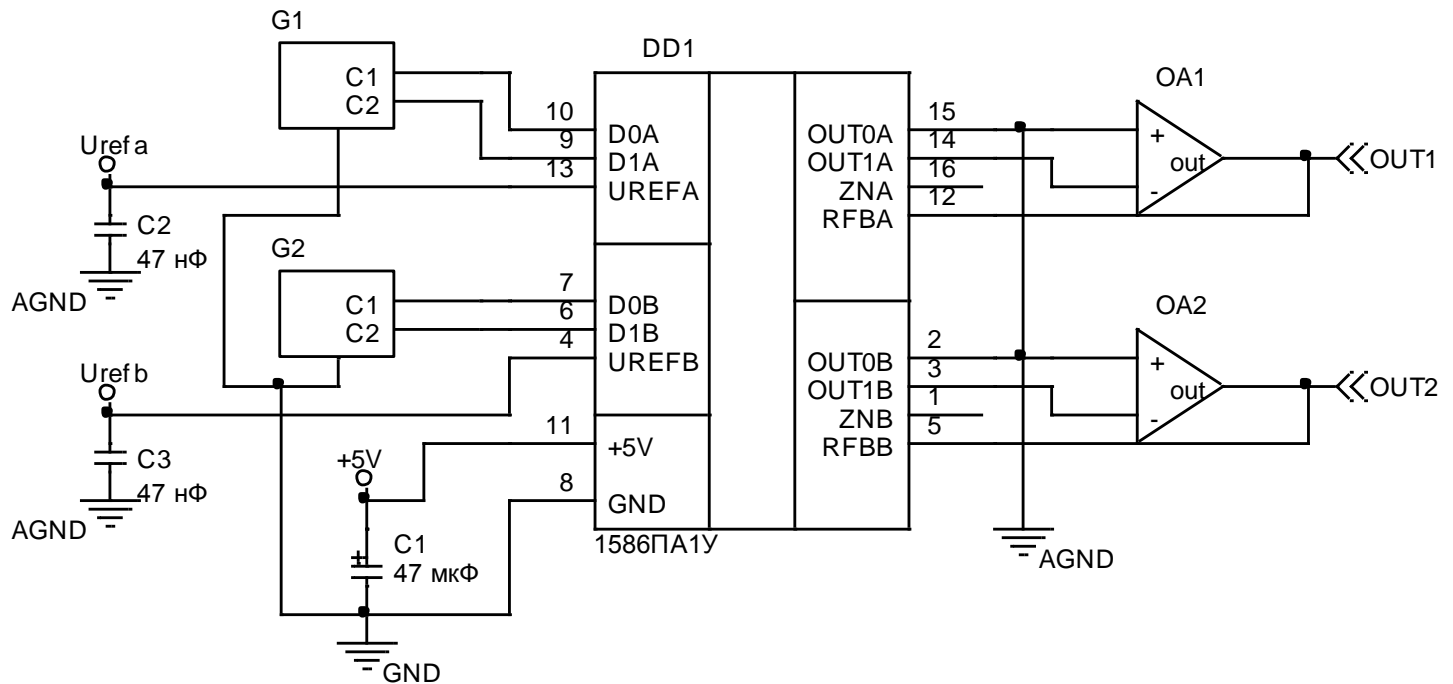


Рисунок 2. Габаритный чертеж корпуса Н04.16-1В

3 Указания по применению и эксплуатации

3.1 Типовая схема включения



DD1 – микросхема;

G1, G2 – генераторы парафазных сигналов (SL кода);

OA1, OA2 – прецизионные операционные усилители;

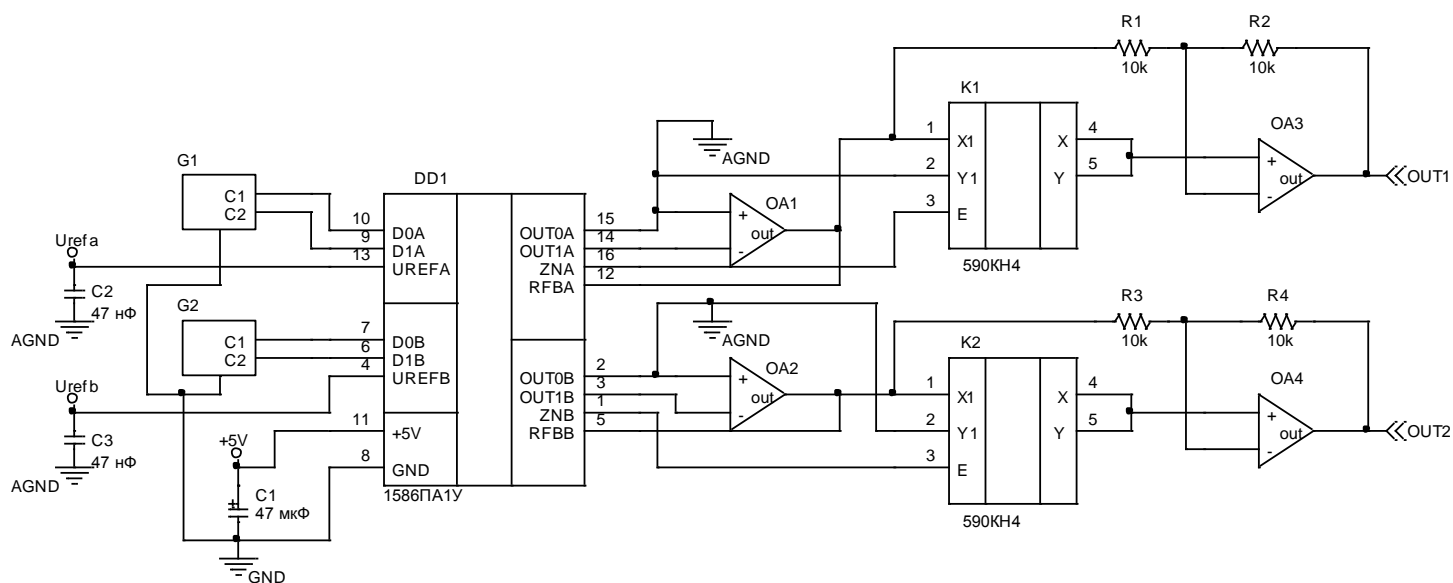
C1 – конденсатор, фильтрующий напряжение питания;

C2, C3 – конденсаторы, фильтрующие опорное напряжение;

GND – цифровая земля;

AGND – аналоговая земля;

Рисунок 3. Типовая схема включения MCX 1586ПА1У



- DD1 – микросхема;
 G1, G2 – генераторы парафазных сигналов (SL кода);
 OA1-OA4 – прецизионные операционные усилители;
 K1, K2 – аналоговые ключи (например, 590KH4);
 C1 – конденсатор, фильтрующий напряжение питания;
 C2, C3 – конденсаторы, фильтрующие опорное напряжение;
 R1-R4 – высокоточные резисторы 10 кОм, погрешность 0,05%;
 GND – цифровая земля;
 AGND – аналоговая земля;

Рисунок 4. Типовая схема включения MCX 1586PA1U при формировании биполярного выходного сигнала

Примечание. Данная схема с выходом по напряжению в диапазоне $\pm 12\text{В}$ реализована в микросборках Ф023, Ф023.1 на базе микросхемы 1586PA1U.

4 Справочная информация

4.1 Условное графическое обозначение

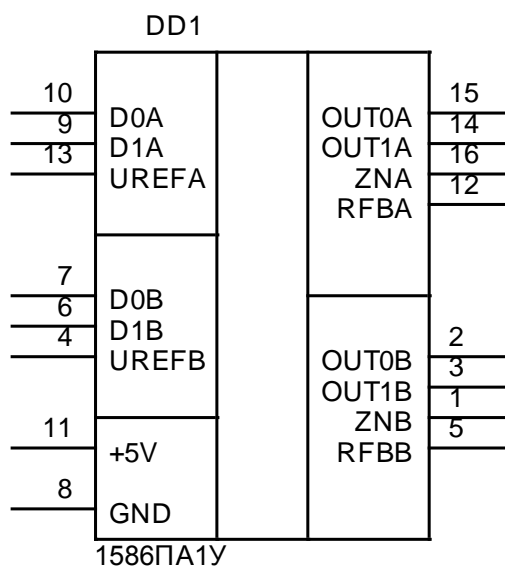


Рисунок 5. Условное графическое обозначение MCX 1586ПА1У