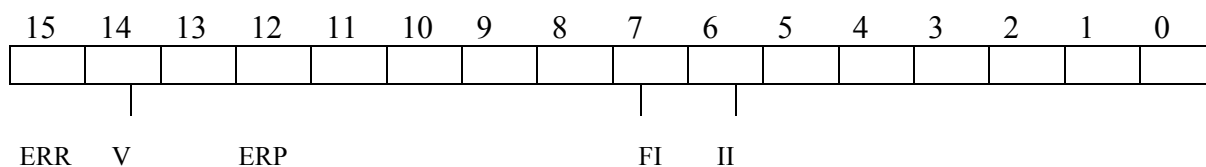


3.8.9. Регистр состояния приемника имеет следующий формат:



3.8.11. Приемник преобразует данные получаемые с внешнего входа микросхемы (DE) или с выхода передатчика (DD) (в зависимости от состояния разряда PR в регистре состояния передатчика) из последовательного кода в параллельный.

3.8.12.

Таблица 4

Разряд	Назначение	Установка/сброс, комментарий
15 ERR	Ошибка в принятом слове	Логическое "ИЛИ" сигналов V и ERP. Программно доступен только по чтению.
14 V	Ошибка переполнения	Устанавливается в "1", если в RBUF поступило более одной посылки без его чтения. Сбрасывается в "0" при чтении RBUF и по сигналу INIT. Программно доступен только по чтению.
12 ERP	Ошибка четности в принятом слове	Устанавливается в "1", если в принятом слове общее число единиц является четным. Сбрасывается в "0" при чтении RBUF и по сигналу INIT. Программно доступен только по чтению.

4. Сигналы AD0-AD15, SEL, INIT, SYNC, DIN, DOUT, WTBT, IST1, IST2 имеют встроенный внутренний резистор "подтяжки" к напряжению питания.