



МИКРОСХЕМА  
ШЕСТНАДЦАТИРАЗРЯДНЫЙ ПРЕОБРАЗОВАТЕЛЬ  
SL – ПАРАЛЛЕЛЬНЫЙ КОД

**Н1582ВЖ1А-0052**

**Краткое описание**

## Оглавление

<b>1</b>	<b>Общие положения</b> .....	3
1.1	Описание работы .....	3
1.2	Описание SL – канала .....	4
<b>2</b>	<b>Основные параметры</b> .....	5
2.1	Технические условия.....	5
2.2	Таблица электрических параметров .....	5
2.3	Таблица режимов эксплуатации .....	6
2.4	Таблица назначения выводов .....	7
2.5	Конструктивное исполнение .....	8
<b>3</b>	<b>Указания по применению и эксплуатации</b> .....	9
3.1	Типовая схема включения .....	9
<b>4</b>	<b>Справочная информация</b> .....	10
4.1	Условное графическое обозначение .....	10

# 1 Общие положения

## 1.1 Описание работы

Микросхема интегральная Н1582ВЖ1А-0052(далее – микросхема) предназначена для использования в системах сбора информации. Микросхема обеспечивает прием данных с SL – канала и перекодирует их в параллельный код. Допускается работа со словами размерностью не более 16 информационных разрядов. В случае работы со словами размерностью менее 16 информационных разрядов, незначащие разряды посылки на параллельном выходе должны быть проигнорированы. Микросхема имеет вход выключения контроля четности посылки по SL – каналу и выход наличия ошибок в четности принятого по SL – каналу слова. Также микросхема имеет встроенный преобразователь ведущих разрядов посылки, который может быть задействован при необходимости. Данное преобразование используется при работе с посылками, сформированными АЦПВТ Ф020, для получения линейного кода октанта:

$A_2A_1A_0$	$B_2B_1B_0$
100	000
000	001
010	010
110	011
111	100
011	101
001	110
101	111

$$B_0 = (A_2 \oplus A_1) \lt - \gt A_0;$$

$$B_1 = A_0 \oplus A_1;$$

$$B_2 = A_0;$$

## 1.2 Описание SL – канала

Данный последовательный канал разработан для внутриплатного и межплатного (в одном блоке) обмена информацией. Канал состоит из двух линий – линии «0» и линии «1». Информация передаётся последовательно в виде отрицательного импульса на одной из линий. В случае передачи единицы импульс должен быть сформирован на линии «1», в случае передачи нуля – на линии «0». Передача идет в одну сторону от передатчика к приёмнику. Информация передаётся словами любой разрядности младшими разрядами вперед. Предпоследний разряд – контроль по четности. Четность вычисляется независимо по обоим каналам. Так в случае обмена 16-ти битными словами в передаче без ошибок количество импульсов с начала передачи и до синхроимпульса в канале «0» должно быть четно, а в канале «1» нечетно. Любая другая ситуация рассматривается как передача с ошибкой. Последний – синхроимпульс, представляющий собой одновременное появление импульсов на обеих линиях. Синхроимпульс означает, что передача слова закончена. Пример диаграммы сигналов в канале представлен на рисунке 1. Временные параметры диаграммы могут быть любыми, для работоспособности канала это не имеет значения и не контролируется приёмником. Единственное ограничение – не допускается временное перекрытие импульсов в информационной части передачи.

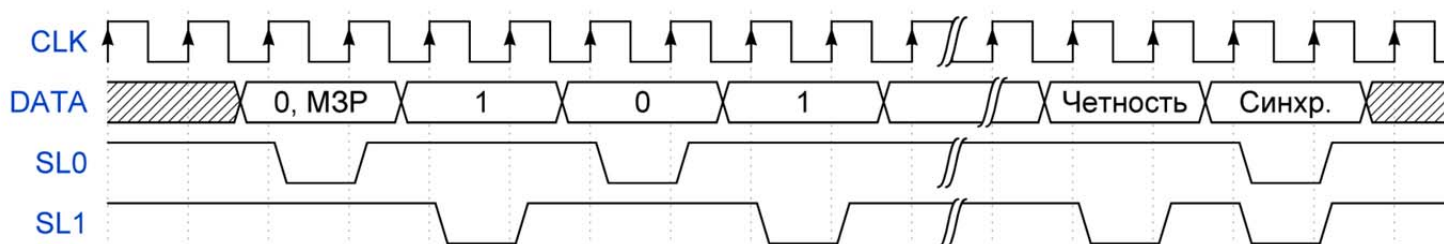


Рисунок 1. Временная диаграмма передачи данных по SL-каналу

## 2 Основные параметры

### 2.1 Технические условия

Микросхема Н1582ВЖ1А-0052 выпускается, как прошивка БМК 1582ВЖ1. Микросхема на базе БМК характеризуется двумя документами: техническими условиями на БМК и картой заказа.

Номер базовых ТУ для БМК 1582ВЖ1: ИРВЖ.431262.045ТУ

Номер карты заказа для зашивки 0052: ИРВЖ.431262.035-001Д

Буква «А» в названии Н1582ВЖ1А указывает на тип корпуса микросхемы Н09.28-1В (система обозначений приведена на листе 5 базовых ТУ).

### 2.2 Таблица электрических параметров

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма		Температура окружающей среды, °С
		не менее	не более	
Выходной ток высокого уровня, мА, при $U_{CC} = 4,5 \text{ В}; U_{OH} = 4,1 \text{ В}$	$I_{OH}$	–	–0,8	минус (60±3); 25±10; 125±5
Выходной ток низкого уровня, мА, при $U_{CC} = 5,5 \text{ В}; U_{OL} = 0,4 \text{ В}$	$I_{OL}$	2,0	–	
Ток утечки высокого уровня на входе, мкА, при $U_{IH} = 5,5 \text{ В}; U_{CC} = 5,5 \text{ В}; U_{IL} = 0,4 \text{ В}$	$I_{ILH}$	–	3,0	25±10
			15,0	минус (60±3); 125±5
Ток утечки высокого уровня на входе RS, мкА, при $U_{IH} = 5,5 \text{ В}; U_{CC} = 5,5 \text{ В}; U_{IL} = 0,4 \text{ В}$	$I_{ILH}(RS)$	–	200,0	минус (60±3); 125±5
Ток утечки низкого уровня на входе, мкА, при $U_{IH} = 4,7 \text{ В}; U_{IL} = 0 \text{ В}; U_{CC} = 5,5 \text{ В}$	$I_{ILL}$	–3,0	–	25±10
		–15,0		минус (60±3); 125±5
Выходной ток в состоянии «выключено», мкА, при $U_{CC}=5,5 \text{ В}, U_O=5,0 \text{ В}$	$I_{OZ}$	–	30,0	минус (60±3); 25±10; 125±5
Статический ток потребления, мкА, при $U_{CC} = 5,0 \text{ В}$	$I_{CC}$	–	25	25±10
			50	минус (60±3); 125±5

### 2.3 Таблица режимов эксплуатации

Наименование параметра режима, единица измерения	Буквенное обозначение параметра	Предельно допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
Напряжение питания, В	$U_{CC}$	4,5	5,5	4,5	5,5
Входное напряжение, В	$U_I$	0	$U_{CC}+0,4$	-0,5	$U_{CC}+0,5$
Входное напряжение низкого уровня, В	$U_{IL}$	0	0,4	-	-
Входное напряжение высокого уровня, В	$U_{IH}$	$U_{CC}-2,0$	$U_{CC}+0,5$	-	-
Выходное напряжение низкого уровня, В	$U_{OL}$	-	0,4	-	-
Выходное напряжение высокого уровня, В	$U_{OH}$	$U_{CC}-0,4$	-	-	-
Максимальная рабочая частота входного сигнала SL, МГц	$f_{IMAX}$	-	1,0	-	-
<p>П р и м е ч а н и я:</p> <p>1 Суммарное время воздействия предельных режимов – 2 часа.</p>					

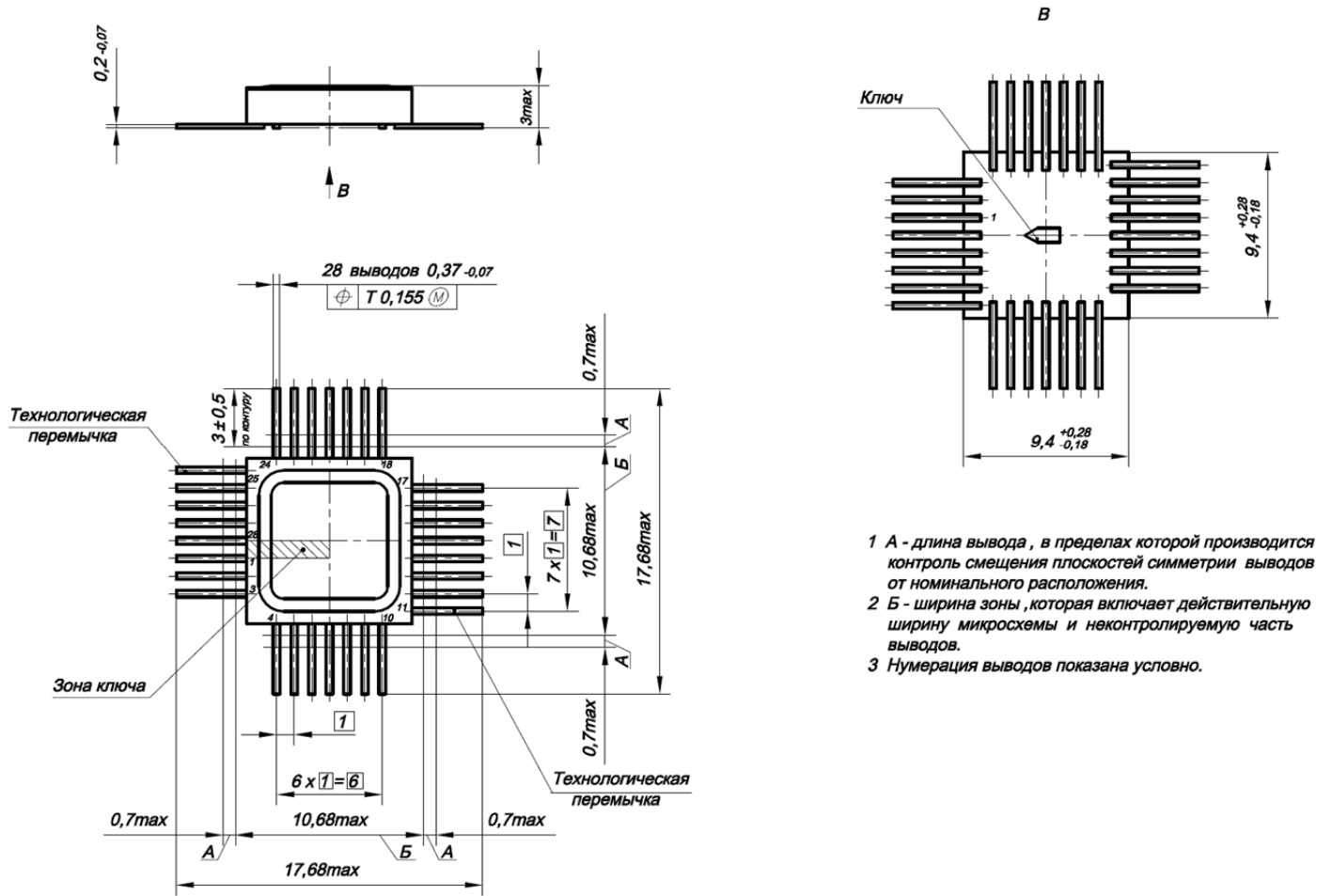
## 2.4 Таблица назначения выводов

<b>№№ КП</b>	<b>Имя вывода</b>	<b>Тип вывода</b>	<b>Назначение вывода</b>
1	RS	вход	Вход начального сброса, подтянут к земле через 40кОм. Активный уровень – «единица».
2	D1	вход	Вход линии данных единиц SL.
3	D0	вход	Вход линии данных нулей SL.
4	--	--	Не подключен.
5	VDD	питание	Питание, 5В.
6	EN	вход	Вход разрешения конвертации ведущих разрядов.
7	DO0	выход	Параллельный порт, ведущий разряд.
8	DO1	выход	Параллельный порт, разряд 1.
9	DO2	выход	Параллельный порт, разряд 2.
10	DO3	выход	Параллельный порт, разряд 3.
11	DO4	выход	Параллельный порт, разряд 4.
12	DO5	выход	Параллельный порт, разряд 5.
13	DO6	выход	Параллельный порт, разряд 6.
14	DO7	выход	Параллельный порт, разряд 7.
15	DO8	выход	Параллельный порт, разряд 8.
16	DO9	выход	Параллельный порт, разряд 9.
17	DO10	выход	Параллельный порт, разряд 10.
18	DO11	выход	Параллельный порт, разряд 11.
19	DO12	выход	Параллельный порт, разряд 12.
20	DO13	выход	Параллельный порт, разряд 13.
21	DO14	выход	Параллельный порт, разряд 14.
22	DO15	выход	Параллельный порт, разряд 15.
23	GND	питание	Общая шина, 0В.
24-26	--	--	Не подключены.
27	PE	выход	Выход наличия ошибки данных SL, активный уровень – «ноль».
28	PC	вход	Вход разрешения контроля четности SL.

Не допускается оставлять входы микросхемы не подключенными.

## 2.5 Конструктивное исполнение

Микросхема выполнена в корпусе Н09.28-1В



- 1 А - длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.
- 2 Б - ширина зоны, которая включает действительную ширину микросхемы и неконтролируемую часть выводов.
- 3 Нумерация выводов показана условно.

Рисунок 2. Габаритный чертеж корпуса Н09.28-1В



### 3 Указания по применению и эксплуатации

#### 3.1 Типовая схема включения

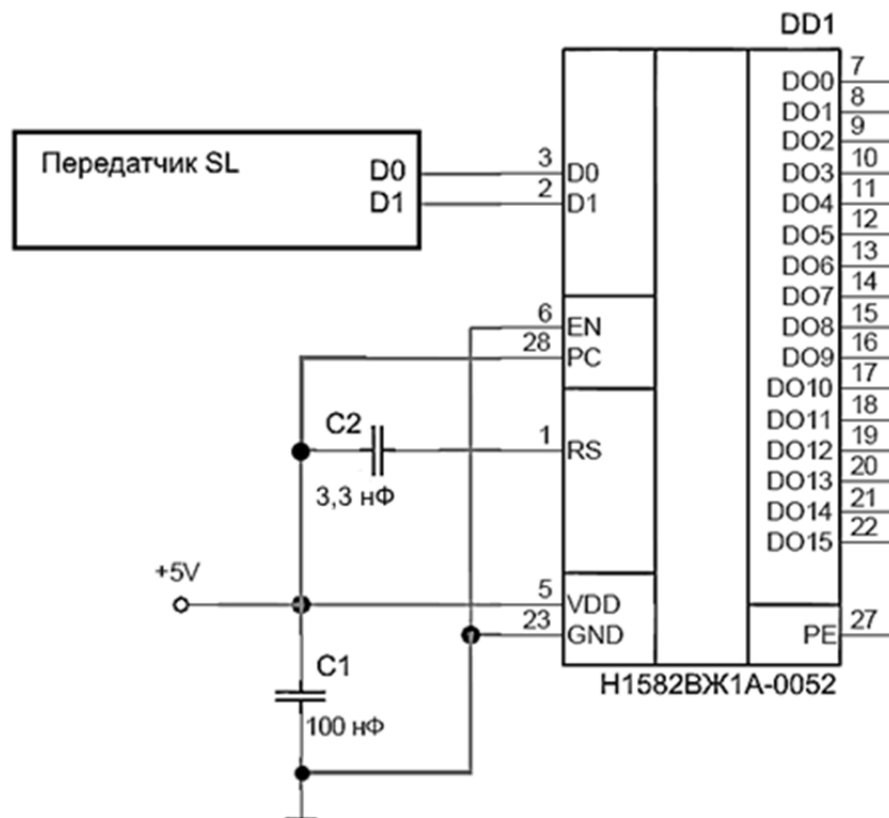


Рисунок 3. Типовая схема включения микросхемы H1582BЖ1А-0052.

Возможны следующие отклонения от приведённой схемы включения:

1. Отключить контроль чётности ( $PC = 0$ ).
2. Включить преобразование ведущих разрядов ( $EN = 1$ ).

В случае отказа от использования сбрасывающей RC – цепи на входе RS (резистор номиналом 40к выполнен в микросхеме) поведение микросхемы будет непредсказуемым во время приёма первого слова по SL-каналу.

## 4 Справочная информация

### 4.1 Условное графическое обозначение

